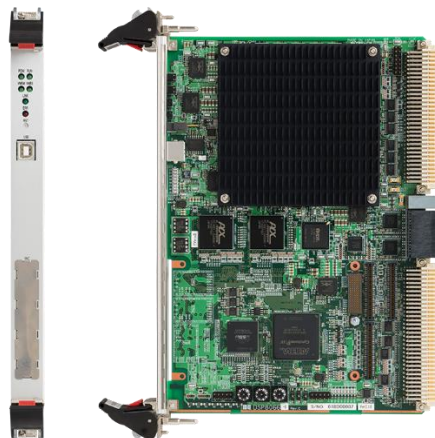


DSP8066-2

テキサス・インスツルメンツ社製 C6672 搭載 VME bus & VXS 対応型 高速デジタル信号処理ボード

- テキサス・インスツルメンツ (T.I.) 社製マルチコア DSP シリーズ
TMS320C6672 搭載
- Serial Rapid I/O による VXS、XMC での最大 8 Gbps の
高速データ転送
- 実績のある VME bus、MTT-Link bus による筐体内データ転送
- Eclipse をベースとした T.I.社製の無償の統合開発環境
Code Composer Studio™でのソフトウェア開発



仕様書

リアルタイムコントローラ	型式	T.I.社製 TMS320C6672ACYP		
	CPU コア	C66x Dual Core 1 GHz 最大 32 GMACS / Core、16 GFLOPS / Core の演算性能		
	内部メモリ	プログラム用キャッシュ	32 kByte / Core	
		データ用キャッシュ	32 kByte / Core	
		プログラム/データ用 RAM	512 kByte / Core	
		共有データ用 RAM	4096 kByte	
	外部メモリ	DDR3 SDRAM	512 Mbyte with ECC	
		SPI NOR FLASH メモリ	16 Mbyte	
		I ² C EEPROM	8 kByte	
		VME bus-リアルタイムコントローラ間 Dual Port RAM	32 kByte	
	ブートモード	I ² C EEPROM ブート		
		SPI NOR FLASH ブート		
	割り込み	入力	GPIO	VME bus IRQ[7:1] からいずれか 4 つをレジスタで選択 VME bus 割り込み生成レジスタへのアクセス
			MTT-Link bus INT[3:0]、SCLK0、SCLK1	からいずれか 4 つをレジスタで選択
		NMI	VME bus BERR 又は VME bus マスタアクセス時タイムアウトのいずれかで発生	
出力	割り込み生成レジスタへのアクセスで VME bus IRQ[7:1] のいずれか 1 つに発生			
外部 I/O	USB 2.0 デバイス	1 ポート (絶縁型、type B、リアルタイムコントローラ (UART) へ接続)		
筐体内ボードとのインターフェース	MTT-Link bus	アドレス 12bit、データ 32bit パラレル バス		
	VME bus Master	アドレス 最大 32bit、データ 最大 32bit パラレル バス		
	VME bus Slave	アドレス 最大 32bit、データ 最大 32bit パラレル バス		
	VXS	Serial Rapid I/O 2 Gbps x4 2 ポート		
ボード内拡張スロット	XMC	PMC	PCI-X 100 MHz 1 ポート	
		XMC	Serial Rapid I/O 2 Gbps x4 1 ポート	
電源、環境仕様等	ボード規格	ANSI/VITA 1.1-1997 (R2003) VME64 Extensions 準拠 (但し、システムコントローラ、ブロック転送、Read モディファイ Write、アドレスオンリーサイクル、2eVME、2eSST の各機能はサポートしていません。)		
		VME 6U ダブルハイト シングル幅		
	質量	520g (フロントパネル、ヒートシンクあり、XMC メザニン ボードなし)		
	動作温度	0 ~ 50℃ (強制空冷あり)		
	動作湿度	0 ~ 90% (結露なきこと)		
	電源電圧	DC5V±5%、DC±12V±5% (筐体から供給)		
	消費電流 (XMC メザニン ボードなし)	+5V : 5 A(typ)		
		+12V : 40 mA(typ)		
-12V : 1 mA(typ)				